

情報系教科書シリーズ  
コンパイラ

湯浅 太一 [著]

## まえがき

コンパイラを学ぶことには、いろいろな意義がある。これからコンパイラを作成しようとする人や、将来コンパイラを開発する可能性のある職業に就く人には、コンパイラの知識はもちろん不可欠である。しかし何らかの形でソフトウェア開発に関係する人なら、普段使用しているコンパイラの内部を知っておくことは重要である。これによって、プログラムの実行をより深く理解することができるし、プログラミング言語自体の理解も深まるからである。

プログラムを書く者にとって、コンパイラは身近なソフトウェアの一つである。規模の大きいソフトウェアであり、高水準のプログラミング言語を使用する抽象化された計算の世界と、現実の計算機のハードウェアやオペレーティングシステムとの橋渡しを行う。さまざまな理論やアルゴリズム、ソフトウェア開発手法、ノウハウが、コンパイラ開発には凝集されており、他のソフトウェア開発の参考となることが多い。大学の情報系カリキュラムでコンパイラが重視され、しかも比較的低学年を対象に講義が行われているのは、これらの理由によるところが大きい。

筆者は長い間、大学でコンパイラの講義を担当してきたが、コンパイラの研究者ではない。プログラミング言語の研究を行うために、必要にせまられて自らコンパイラを開発してきた。本書ではコンパイラの基礎的な理論も紹介しているが、理論そのものよりも、それらがコンパイラ開発にどう活かされるかに重点を置くことにした。雑多な知識を羅列するよりも、コンパイラを構築する上で必要不可欠な知識を選択し、それらが実際のコンパイラで活かされている様子をイメージできるように工夫した。

本書の内容は、さまざまなプログラミング言語や計算機アーキテクチャを対象としたコンパイラに应用可能であるが、具体例を示すために、C言語とPentiumプロセッサを主たる対象とした。コンパイラを学ぼうとする人は、C言語（あるいはC++）の知識は持ち合わせているだろう。Pentiumプロセッ

サについては、その詳細は知らないでも、最近のPCの急速な普及にともなって、多くの人にとって身近な存在となっている。その上、実際のコンパイラが生成するアセンブリコードが、Pentium プロセッサ用の場合は比較的読みやすい。実際、本書に掲載したアセンブリコードの生成例は、筆者の手元にあるPentium プロセッサ搭載の計算機上で、C コンパイラに生成させたコードに基づいている。

コンパイラを構成するさまざまな処理に対して、紙面の許す限り、処理プログラムを掲載して具体性を持たせるようにした。これらは基本的にC言語で記述しており、部分的に抽象化してはいるが、具体化すれば実際に動作する処理プログラムである。そのほとんどは、実際のC言語プログラムを作成してテストし、本書に掲載するために適宜抽象化したものである。

本書を理解するための前提知識は、あまり多くない。C言語の初歩的な知識とプログラム作成経験(コンパイラの使用経験は必須)、集合や論理演算の基礎知識があれば十分であろう。これらは大学の情報系学科などで1年半ほど勉強すれば、習得できているはずである。アセンブリ言語や機械語の知識は、期待するほうが無理なので、本書でかなりの紙面を割いて解説することにした。

本書は、コンパイラの処理順序にあわせて、字句解析、構文解析、意味解析、コード生成の順に章を構成している。基本的な事項を重視したので、最適化については概説にとどめた。本格的な最適化コンパイラでは、中間言語が重要な役割を果たすが、初心者にはその有用性を実感するのが難しいので、本書では言及しなかった。

本書の技術的内容について、筑波大学まで押しかけた筆者を親切に指導してくださった中田育男先生、執拗な訪問と電話で本書を完成に導いていただいた昭晃堂編集部的小林孝雄氏、本書の草稿を使って勉強し、質問やエラーを指摘してくれた京都大学の学生諸君、そして、家族に感謝します。

2001年3月 京都岩倉にて

湯浅太一

# 目 次

## 1 コンパイラの概要

1.1	C コンパイラ .....	1
1.2	アセンブリ言語と機械語 .....	3
1.3	コンパイラとは .....	7
1.4	コンパイラの構造 .....	10
	演習問題 .....	15

## 2 字 句 解 析

2.1	文字列集合の演算 .....	17
2.2	正 規 表 現 .....	20
2.3	有限オートマトン .....	24
2.3.1	決定性有限オートマトン .....	26
2.3.2	非決定性有限オートマトン .....	29
2.4	正規表現から有限オートマトンへの変換 .....	31
2.4.1	正規表現から NFA への変換 .....	32
2.4.2	NFA から DFA への変換 .....	34
2.4.3	状態数最小の DFA .....	38
2.5	字句解析プログラム .....	41
2.5.1	正規表現以外の規則 .....	41
2.5.2	字句構造全体の DFA .....	41
2.5.3	状態遷移表 .....	44
2.5.4	字句要素の切り出し .....	47

2.6	字句解析プログラムの自動生成 .....	50
2.7	有限オートマトンから正規表現への変換 .....	53
2.8	正規表現の限界 .....	56
	演習問題 .....	57

### 3 文 法

3.1	構文, 制約, 意味 .....	58
3.2	構文の記法 .....	59
3.3	文 法 .....	62
3.4	解析木とあいまい性 .....	66
3.5	演算子の優先順位と結合性 .....	70
3.6	文脈自由文法とその限界 .....	73
	演習問題 .....	75

### 4 構 文 解 析

4.1	構文木の表現 .....	76
4.2	再帰的下向き構文解析法 .....	78
4.2.1	解析関数 .....	78
4.2.2	左再帰 .....	80
4.2.3	バックトラック .....	85
4.2.4	LL(1) 文法 .....	88
4.2.5	LL(1) 構文解析のための計算 .....	89
4.2.6	LL(1) 構文解析 .....	92
4.3	LR 構文解析 .....	94
4.3.1	基本原理 .....	94
4.3.2	SLR(1) 構文解析 .....	106
4.3.3	LR(1) 構文解析 .....	112
4.3.4	LALR(1) 構文解析 .....	116
4.4	構文解析プログラムの自動生成 .....	118

4.5	あいまいな文法への対処	125
4.5.1	LL(1) 構文解析の場合	125
4.5.2	LR 構文解析の場合	127
4.5.3	yacc の場合	128
4.6	エラーリカバリ	129
4.6.1	LL(1) 構文解析のエラーリカバリ	130
4.6.2	LR 構文解析のエラーリカバリ	131
4.6.3	yacc のエラーリカバリ	133
	演習問題	135

## 5 意味解析

5.1	意味解析の概要	136
5.2	オブジェクト構造体	137
5.3	名前空間とスコープ	139
5.4	名前とオブジェクトの対応づけ	140
5.5	前方参照	143
5.6	型チェックと型変換	146
5.7	エラーリカバリ	148
	演習問題	150

## 6 コード生成

6.1	実行環境のモデル	151
6.1.1	メモリ領域	152
6.1.2	CPU とレジスタ	154
6.1.3	アセンブリ命令	155
6.2	関数呼出し	160
6.3	局所変数等の割当て	168
6.4	文のコード生成	172
6.4.1	複合文と宣言のコード生成	172

6.4.2	条件文のコード生成	173
6.4.3	繰り返し文と脱出文のコード生成	174
6.4.4	goto 文のコード生成	175
6.4.5	式文と代入式のコード生成	176
6.4.6	ラベルとジャンプ命令の抑制	177
6.5	算術式のコード生成	179
6.5.1	可換演算と非可換演算	181
6.5.2	算術式のコード生成アルゴリズム	183
6.5.3	使用レジスタ数の計算	187
6.6	論理式のコード生成	191
6.7	戻り値の計算コード	195
6.8	関数コードの生成例	198
6.9	局 所 関 数	201
6.9.1	静的リンク	204
6.9.2	ディスプレイ	207
6.9.3	局所関数のコード生成	209
6.10	3 オペランド命令と1 オペランド命令	210
6.11	呼出し後保存レジスタ	214
	演習問題	218

## 7 最 適 化

7.1	覗き穴最適化	219
7.2	定数計算のコンパイル時実行	222
7.3	定 数 変 数	223
7.4	変数のレジスタへの割当て	226
7.5	変数の生死解析と制御フローグラフ	232
	演習問題	235
	演習問題解答	236
	索 引	243